

This Page Is Inserted by IFW Operations  
and is not a part of the Official Record

## **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

**IMAGES ARE BEST AVAILABLE COPY.**

**As rescanning documents *will not* correct images,  
please do not report the images to the  
Image Problem Mailbox.**



(19)

JAPANESE PATENT OFFICE

## PATENT ABSTRACTS OF JAPAN

(11) Publication number: **2003017224 A**(43) Date of publication of application: **17.01.03**

(51) Int. Cl.

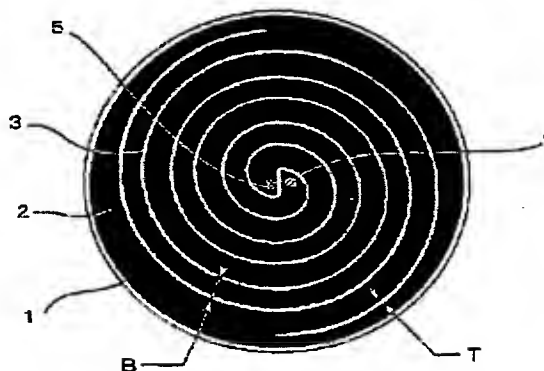
**H05B 3/10****H01L 21/02****H05B 3/20****H05B 3/68**(21) Application number: **2002085021**(22) Date of filing: **26.03.02**(30) Priority: **18.04.01 JP 2001119566**(71) Applicant: **SUMITOMO ELECTRIC IND LTD**(72) Inventor:  
**NATSUMURA MASUHIRO**  
**NARITA MASASHI**  
**NAKADA HIROHIKO**  
**HIRAGIDAIRO HIROSHI****(54) RESISTIVE HEATING ELEMENT CIRCUIT  
PATTERN AND SUBSTRATE PROCESSING  
EQUIPMENT USING THE SAME**

(57) Abstract:

**PROBLEM TO BE SOLVED:** To provide a technology which realizes a precise even distribution of heat for a large semiconductor wafer or a liquid crystal substrate without measurement of a resistive heating element circuit or adjustment of resistance in advance.

**SOLUTION:** An input electrode 4 and an output electrode 5 are arranged around the center of an insulation substrate 1. A helical or pseudo helical resistive heating element circuit 2 is formed from the part the input electrode 4 is embedded in the insulation resistance substrate 1 toward an outer periphery of the substrate. The resistive heating element circuit 2 shaped like a ring at the outermost periphery of the substrate and a helical or pseudo helical from the outermost periphery to the center part is formed at a part where the output electrode 5 is embedded.

COPYRIGHT: (C)2003,JPO



(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2003-17224

(P2003-17224A)

(43) 公開日 平成15年1月17日 (2003.1.17)

(51) Int.Cl. <sup>7</sup>	識別記号	F I	テマコード*(参考)
H 0 5 B 3/10		H 0 5 B 3/10	A 3 K 0 3 4
H 0 1 L 21/02		H 0 1 L 21/02	Z 3 K 0 9 2
H 0 5 B 3/20	3 9 3	H 0 5 B 3/20	3 9 3
3/68		3/68	

審査請求 有 請求項の数 4 O L (全 7 頁)

(21) 出願番号 特願2002-85021(P2002-85021)  
(22) 出願日 平成14年3月26日 (2002.3.26)  
(31) 優先権主張番号 特願2001-119566(P2001-119566)  
(32) 優先日 平成13年4月18日 (2001.4.18)  
(33) 優先権主張国 日本 (J P)

(71) 出願人 000002130  
住友電気工業株式会社  
大阪府大阪市中央区北浜四丁目5番33号  
(72) 発明者 夏原 益宏  
兵庫県伊丹市尾陽北一丁目1番1号 住友  
電気工業株式会社伊丹製作所内  
(72) 発明者 成田 雅士  
兵庫県伊丹市尾陽北一丁目1番1号 住友  
電気工業株式会社伊丹製作所内  
(74) 代理人 100102691  
弁理士 中野 稔 (外3名)

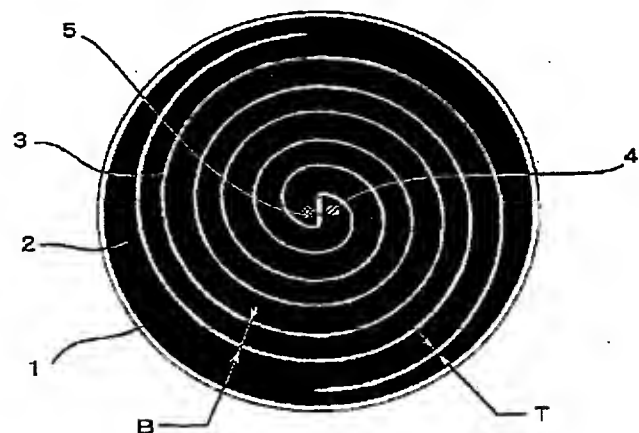
最終頁に続く

(54) 【発明の名称】 抵抗発熱体回路パターンとそれを用いた基板処理装置

(57) 【要約】

【課題】 事前の抵抗発熱体回路の計測や抵抗値の調整を伴わずに、大型の半導体ウエハまたは液晶基板を精度よく均熱化する技術を提供することを課題とする。

【解決手段】 絶縁体基板1の略中心部に入力電極4および出力電極5を設け、絶縁体基板に埋設された入力電極4を含む部位から絶縁体基板1の外周部に向けて、螺旋状または擬似的な螺旋状の抵抗発熱体回路2を形成し、最外周部においてリング状をなし、更に最外周部から中心部に向け螺旋状または擬似的な螺旋状の抵抗発熱体回路2を、出力電極5を含む部位に形成する。



## 【特許請求の範囲】

【請求項1】 絶縁体基板の略中心部に入力および出力電極を設け、前記絶縁体基板に埋設して、前記入力電極を含む部位から前記絶縁体基板の外周部に向けて、螺旋状または擬似的な螺旋状の抵抗発熱体回路が形成され、抵抗発熱体回路の最外周部においてリング状をなし、更に抵抗発熱体回路の最外周部から中心部に向けて螺旋状または擬似的な螺旋状の前記抵抗発熱体回路が出力電極を含む部位に形成されていることを特徴とする抵抗発熱体回路パターン。

【請求項2】 前記入力または／および出力電極が複数設けられていることを特徴とする請求項1に記載の抵抗発熱体回路パターン。

【請求項3】 前記入力電極を含む部位から前記絶縁体基板の外周部に向けて形成される抵抗発熱体回路と、抵抗発熱体回路の最外周部から出力電極を含む部位に向けて形成される前記抵抗発熱体回路とが交互に形成されていることを特徴とする請求項1または2に記載の抵抗発熱体回路パターン。

【請求項4】 請求項1乃至3の特徴を有する回路パターンが形成されていることを特徴とする基板処理装置。

## 【発明の詳細な説明】

## 【0001】

【発明の属する技術分野】本発明は、半導体ウエハや液晶用基板等の処理温度の均一化を図るのに好適なセラミックスヒータに関し、詳しくは絶縁体基板に埋設した抵抗発熱体回路パターンおよび該回路パターンを形成した絶縁体基板を用いた基板処理装置に関する。

## 【0002】

【従来の技術】従来から、半導体ウエハや液晶基板上にCVD、PVD、スパッタリング法等によって成膜やエッチング処理を行うために、これら被処理物を支持しながら所定の処理温度に加熱するセラミックスヒータが用いられている。近年、これ等のセラミックスヒータが、真空チャンバーを有する処理装置に採用されるようになって来た。

【0003】実開平2-56443号公報には、半導体ウエハ等の被処理物を保持する静電チャック機能を有する図7に示すようなセラミックスヒータ100が開示されている。このセラミックスヒータは、円板状の絶縁体基板101a、101bを積層したところに1本の抵抗発熱体102が埋設され、さらに電極103を挟んで誘電体層104が積層されている。図8に、抵抗発熱体102の回路パターン200を示す。絶縁体基板101の外周部に入力電極102aおよび出力電極102bが設けられ、絶縁体基板101aを貫通する端子102cに接続されている。

【0004】半導体ウエハ等の被処理物105は、別途設ける端子から電極103に給電することによって載置面106上に吸着保持される。さらに、端子102cか

ら抵抗発熱体102に給電して被処理物105を所定の処理温度に加熱する。

【0005】本考案によれば、静電チャック自体を加熱装置として機能させることができるため、半導体ウエハに効率よく熱を伝達することができ、更に従来の加熱装置の如き付属装置も不要となり、装置を簡単化し得、従って低コスト化を図り得ると説明されている。

【0006】また、特開平11-317283号公報には、1本の抵抗発熱体102に代えて、並列接続された2本以上の線状抵抗発熱体から構成した回路パターンが開示されている。この発明では、半導体ウエハの大型化に伴いセラミックスヒータの均熱精度を向上させるため、抵抗発熱体を幾つかのグループに分けて、抵抗発熱体群毎の断面積を予め計測し、最も断面積の小さい抵抗発熱体群を基準に大きい断面積の抵抗発熱体群の一部の線状抵抗発熱体を分離することにより、抵抗値を均等化する技術が提供されている。

## 【0007】

【発明が解決しようとする課題】ところで、近年、半導体ウエハの大型化が進み、当初その直径が6インチ程度であったものが12インチの大型のものまで出現し、この大面積の半導体ウエハの全面を精度よく加熱するセラミックスヒータが求められている。また、処理温度も次第に高くなり、当初400℃程度であったものが550℃を超える高温が要求され、さらにセラミックスヒータの載置面上の温度バラツキを±1%以下に抑えた均熱性が要求されている。

【0008】ところが前述した従来技術では、大型の半導体ウエハの全面を精度よく均熱化するには不十分である。本発明は、事前の抵抗発熱体回路の計測や抵抗値の調整を伴わずに、大型の半導体ウエハまたは液晶用基板を精度よく均熱化する技術およびそれを用いた基板処理装置を提供することを課題とする。

## 【0009】

【課題を解決するための手段】絶縁体基板の略中心部に入力および出力電極を設け、絶縁体基板に埋設した入力電極を含む部位から絶縁体基板の外周部に向けて、螺旋状または擬似的な螺旋状の抵抗発熱体回路を形成し、抵抗発熱体回路の最外周部においてリング状をなし、更に抵抗発熱体回路の最外周部から中心部に向けて螺旋状または擬似的な螺旋状の抵抗発熱体回路を、出力電極を含む部位に形成する。

【0010】入力または／および出力電極を複数設ければ、より一層分散された抵抗発熱体回路パターンが形成できるので、温度バラツキをより低減することが出来る。

【0011】入力電極を含む部位から絶縁体基板の外周部に向けて形成される抵抗発熱体回路と、抵抗発熱体回路の最外周部から出力電極を含む部位に向けて形成される抵抗発熱体回路との回路パターンを交互に形成するこ

とにより、抵抗発熱体回路で発生する磁界の影響を打ち消し均熱精度の向上が図れる。

【0012】半導体ウェハーまたは液晶用基板処理装置に、前記の特徴を有する抵抗発熱体回路パターンが形成された絶縁体基板をセラミックスヒーターに用いれば、絶縁体基板上に載置される大径の被処理物の温度を精度よく均熱化することができる。

【0013】

【発明の実施の形態】本発明においては、従来技術で存在していた抵抗発熱体回路の折り返しや急激な折れ曲がりの回路パターンを極力避けて、できるだけ滑らかな回路パターンを形成することで、局部的な発熱密度のバラツキを抑える。そのために、絶縁体基板の略中心部に入力および出力電極を設け、絶縁体基板に埋設した入力電極を含む部位から絶縁体基板の外周部に向けて、螺旋状または擬似的な螺旋状の抵抗発熱体回路を形成し、抵抗発熱体回路の最外周部においてリング状をなし、更に抵抗発熱体回路の最外周部から中心部に向け螺旋状または擬似的な螺旋状の抵抗発熱体回路を、出力電極を含む部位に形成する。

【0014】一般に、セラミックス等の絶縁体基板に埋設して形成された抵抗発熱体回路においては、絶縁体基板の外周部の温度が低下する傾向がある。従って、最外周の抵抗発熱体回路形状を絶縁体基板の形状に沿わせて、最外周では全ての抵抗発熱体回路を合流させ、かつ抵抗発熱体回路の幅や形状に変化をつけて均熱化を図ることが有効である。

【0015】また絶縁体基板表面の温度分布を均一化するためには、内周、外周を問わず連続的に抵抗発熱体回路幅、もしくは抵抗発熱体回路間の間隔を滑らかに変化させること好ましい。このように構成することで、抵抗発熱体回路の発熱量の均等化を図ることができ、セラミックスヒーターである絶縁体基板の温度分布を精度よく均熱化できる。

【0016】そして、中心部から外周部へ向かう抵抗発熱体回路と、外周部から中心部に向かう抵抗発熱体回路を交互に配置すれば、抵抗発熱体回路で発生する磁界の影響を打ち消すことも可能である。

【0017】さらに、絶縁体基板における全体の発熱量は、抵抗発熱体回路の幅や間隔を調整することに加え、並列させた抵抗発熱体回路の数を選択することによっても任意に設定できる。例えば、抵抗発熱体回路の幅や間隔が同一の場合、並列する抵抗発熱体回路を2倍にすると抵抗値は $1/4$ になる。従って同一電圧を供給すると抵抗発熱体回路の全発熱量は4倍になる。このように、並列回路の数を選択することで全体の発熱量を調整できるから、用途に応じて種々の処理温度に適応したセラミックスヒーターを作製できる。

【0018】以下に、本発明を具体化した好適な実施例を図面に基づき詳細に説明する。図1は、入力および出

力電極が共に1極の抵抗発熱体回路パターンの平面図である。1は、円板状の絶縁体基板であり、2は、絶縁体基板1に埋設して形成された抵抗発熱体回路である。3は、抵抗発熱体回路の形成されていない部分を示す。

【0019】絶縁体基板1の略中心部に入力電極4および出力電極5が設けられ、絶縁体基板1に埋設し、入力電極4を含む部位から絶縁体基板1の外周部に向けて、螺旋状または擬似的な螺旋状の抵抗発熱体回路2が形成され、抵抗発熱体回路の最外周部においてリング状をなし、更に抵抗発熱体回路の最外周部から中心部に向け螺旋状または擬似的な螺旋状の抵抗発熱体回路2の回路が、出力電極5を含む部位に形成されている。図1は、2つの螺旋を組み合わせた回路パターンであり、各部における電流密度を回路幅B、もしくは回路間隔Tによって任意に調整できる。

【0020】図2は、入力電極が1極、出力電極が2極の抵抗発熱体回路パターンの平面図である。絶縁体基板1に埋設して、中心部の1極の入力電極4から外周部に向けて擬似的な螺旋状の抵抗発熱体回路2が形成され、抵抗発熱体回路の最外周部でリング状に合流し、さらに抵抗発熱体回路の最外周部から中心部の2極の出力電極5に向けて擬似的な螺旋状の抵抗発熱体回路2が形成されている。この回路パターンの場合、抵抗発熱体回路の最外周部での合流が急激であるため、使用温度によっては外周部の温度バラツキが大きくなる場合もある。

【0021】図3は、入力電極が1極、出力電極が2極であって、抵抗発熱体回路の最外周部で合流するリング状の部分に抵抗値の調整機能を付加した抵抗発熱体回路パターンの平面図である。これは、図2のパターンで外周部の温度バラツキが大きくなることを防ぐために、外周部の抵抗発熱体回路を分岐させ、発熱量を調整できるようにしたものである。絶縁体基板1に埋設して、中心部の1極の入力電極4から外周部に向けて螺旋状の抵抗発熱体回路2が形成され、抵抗発熱体回路の最外周部でリング状に合流している。合流部の回路幅bは、電流を分散させて温度分布を均一にするため特定の値になるよう調整される。そして合流部から中心部の2極の出力電極5に向けて交互に螺旋状の抵抗発熱体回路2が形成されている。

【0022】図4は、入力電極が1極、出力電極が3極の抵抗発熱体回路パターンの平面図である。絶縁体基板1に埋設して、中心部の1極の入力電極4から外周部に向けて擬似的な螺旋状の抵抗発熱体回路2が形成され、抵抗発熱体回路の最外周部でリング状に合流し、さらに抵抗発熱体回路の最外周部から中心部の3極の出力電極5に向けて擬似的な螺旋状の抵抗発熱体回路2が交互に形成されている。図4においては、抵抗発熱体回路の最外周部での分岐、合流個所が6箇所存在するから、図1～3に示した形態に比べて抵抗発熱体回路の最外周部での発熱量のバラツキが小さくなり、均熱性の向上がはか

れる。

【0023】図5は、入力電極が1極、出力電極が6極の抵抗発熱体回路パターンの平面図である。絶縁体基板1に埋設して、中心部の1極の入力電極4から外周部に向けて擬似的な螺旋状の抵抗発熱体回路2が形成され、抵抗発熱体回路の最外周部でリング状に合流し、さらに抵抗発熱体回路の最外周部から分岐して中心部の6極の出力電極5に向けて擬似的な螺旋状の抵抗発熱体回路2が交互に形成されている。図5においては、抵抗発熱体回路の最外周部での分岐、合流箇所が12ヶ所存在するから、他の形態に比べて抵抗発熱体回路の最外周部での発熱量のバラツキはさらに小さくなり、均熱性の向上がさらにはかれる。

【0024】半導体ウェハまたは液晶用基板処理装置に、図1乃至図5の特徴を有する抵抗発熱体回路が形成された絶縁体基板を用いれば、絶縁体基板上に載置される大径の被処理物の温度を精度よく加熱することができる。図6に、半導体ウェハまたは液晶用基板処理装置の断面構造の概要図を示す。

【0025】図6において、半導体ウェハまたは液晶用基板処理装置50の真空チャンバー52の内部には、本発明の円板状のセラミックスヒータ53が設置される。セラミックスヒータ53は、絶縁体基板1に抵抗発熱体回路2を埋設して積層し、さらに必要に応じて電極54も積層し、被処理物55（例えば半導体ウェハ）を吸着保持する。セラミックスヒータ53は、円筒架台56の上に固定され内部の中空部内に、抵抗発熱体回路2や電極54に接続する給電部材57を挿通して真空チャンバー52内のハロゲン系の腐食性ガスから給電部材57を保護する。このように構成した処理装置において、半導体ウェハまたは液晶用基板を所定の処理温度に加熱しながら、CVD、PVD、スパッタリング法等によって成膜やエッチング処理を行う。近年のように、半導体ウェハの大型化が進み、処理温度が高くなるに応じて、精度よい均熱性を実現するのに本発明は好適である。

【0026】次に、セラミックスヒータの具体的な製作方法について説明する。まず原料となるセラミックス粉末にバインダーや溶剤を加え、必要に応じて焼結助剤を加え、ボールミルや超音波等の手法によって十分に混合し、スラリーを作製する。次に成形方法であるが、でき上がったスラリーをドクターブレード法等の手法によりグリーンシートを作製する。または、スラリーからスプレードライなどの手法により溶剤成分を除去し、顆粒を作製し、この顆粒を用いてプレス成形するなどの手法を選択することが出来る。

【0027】次にでき上がった成形体に関して、高融点金属等のペーストを用いて、スクリーン印刷により所定の抵抗発熱体回路を形成する。このとき、回路パターン上に絶縁保護膜として成形体を積層する、あるいは成形体と組成が同一または比較的近いスラリー及びまたはベ

ーストをスクリーン印刷などの手法で塗布してもよい。また静電チャック用電極やその他の用途の電極を上記と同様スクリーン印刷により形成した成形体を積層することも可能である。これらを脱脂した後、焼結し、セラミックスヒータを完成する。

【0028】また、作製した成形体を脱脂、焼結した後、焼結体にスクリーン印刷により抵抗発熱体回路を形成し、焼き付けることも可能である。このとき、上記と同様に回路パターン上に絶縁保護膜として成形体と組成が同一または比較的近いスラリー及びまたはペーストをスクリーン印刷などの手法で塗布し焼成する。また、絶縁保護膜としてセラミックス焼結体を接合することも可能である。また、静電チャック用の電極やその他の用途の電極を形成したセラミックス焼結体を接合することも可能である。接合方法としては、セラミックスと組成が同一または比較的近いスラリーを塗布した後、その上にセラミックス焼結体を設置し、焼成することで接合できる。さらに、このとき接合部に圧力をかけることで接合強度を向上させることも可能である。以上のように、製作方法に関しては上記手法に限定されるものでなく公知の手法を選択できる。

【0029】また本発明に用いられるセラミックスとしては、特に制約はなく、窒化アルミニウム、酸化アルミニウム（アルミナ）、窒化珪素、炭化珪素等が用いられる。均熱性が求められる場合は、窒化アルミニウムや炭化珪素等を用いるのが好ましい。これ等のセラミックスは熱伝導率が比較的高いので、抵抗発熱体回路で発生した熱が絶縁基板体の内部に広がり易く、温度分布を均一に保つには有効である。なかでも窒化アルミニウムは、半導体ウェハまたは液晶用基板処理装置に用いられる腐食性ガスやプラズマに対する耐食性に優れ特に好ましい。

【0030】

【実施例】本発明と図8に示す従来技術の抵抗発熱体回路パターンの均熱精度を比較するため、表2に示す試料を準備した。絶縁体基板のセラミックスとして、窒化アルミニウム、窒化珪素、アルミナ、炭化珪素の4種類の原料粉末を用意し、これにバインダー、溶剤、さらに必要に応じて焼結助剤を添加し、ボールミルによって混合し、スラリーを作製した。その後、ドクターブレード法によりグリーンシートに成形して、タングステンペーストを用いてスクリーン印刷法により抵抗発熱体回路を形成した。

【0031】抵抗発熱体回路パターンは、図1～5及び図8である。これら抵抗発熱体回路パターンにおける、抵抗発熱体回路幅Bと隣接抵抗発熱体回路間隔Tを表1に示す。

【表1】

回路パターン	幅B (mm)	間隔T (mm)
図1	20.2	1.0
図2	17.0	1.0
図3	17.0	1.0
図4	13.8	1.0
図5	3.8	1.0
図8	5.0	15.0

\* ーン印刷されたグリーンシートに絶縁保護膜として他のグリーンシートを積層し、窒素雰囲気中で脱脂、焼結し、12インチ相当の半導体ウェハが加熱できる直径320mmの円形に仕上げ、セラミックスヒータを作製した。これら各試料を、図6に示す真空チャンバー内に設置し、550℃まで昇温させて、赤外線放射温度計によりセラミックスヒータのウェハ載置面の温度バラツキを測定した結果を表2に示す。

【0033】

10 【表2】

【0032】そして、抵抗発熱体回路パターンがスクリ\*

試料	セラミックス材質	回路パターン	温度バラツキ (℃)	温度バラツキ (%)
実施例1	窒化アルミニウム	図1	±5.2	±0.95
実施例2	窒化アルミニウム	図2	±4.7	±0.85
実施例3	窒化アルミニウム	図3	±4.1	±0.75
実施例4	窒化アルミニウム	図4	±3.2	±0.58
実施例5	窒化アルミニウム	図5	±2.5	±0.45
比較例1	窒化アルミニウム	図8	±8.9	±1.62
実施例6	窒化珪素	図1	±7.3	±1.33
実施例7	窒化珪素	図2	±6.7	±1.22
実施例8	窒化珪素	図3	±6.8	±1.05
実施例9	窒化珪素	図4	±4.5	±0.82
実施例10	窒化珪素	図5	±3.6	±0.65
比較例2	窒化珪素	図8	±12.8	±2.33
実施例11	アルミナ	図1	±7.8	±1.42
実施例12	アルミナ	図2	±7.1	±1.29
実施例13	アルミナ	図3	±6.2	±1.13
実施例14	アルミナ	図4	±4.9	±0.89
実施例15	アルミナ	図5	±3.9	±0.71
比較例3	アルミナ	図8	±13.6	±2.47
実施例16	炭化珪素	図1	±5.1	±0.93
実施例17	炭化珪素	図2	±4.6	±0.84
実施例18	炭化珪素	図3	±4.0	±0.73
実施例19	炭化珪素	図4	±3.0	±0.55
実施例20	炭化珪素	図5	±2.4	±0.44
比較例4	炭化珪素	図8	±8.7	±1.58

【0034】表2の結果を考察すると、いずれの実施例も、セラミックスヒータの載置面上の温度バラツキは、±1.5%以内であるが、セラミックスの材質と回路パターンの組合せによっては、当初設定した目標値である±1%に未達の場合もある。また、さらに処理温度が高温になると、均熱精度は低下する傾向にあるから、温度バラツキを±1%以下にするためには、好適な抵抗発熱体回路パターンは、図1よりも図2、図2よりも図3と、より分散された回路パターンを選択すればよい。ま

た、セラミックス材質も窒化アルミニウムや炭化珪素など熱伝導率の高い材料を選択するのが好ましい。

【0035】さらに、表2のセラミックスヒータを半導体または液晶基板装置のサセプタ内に設置し、被処理物にCVD法により成膜処理を実施した。その結果、比較例1～4に比較し、本発明のセラミックスヒータによる成膜は均一で良好な膜形成が達成できた。

【0036】

【発明の効果】本発明の発熱回路パターンを用いれば、



大型の半導体ウエハや液晶用基板であっても、高い処理温度下においても安定した精度のよい均熱加熱が可能となった。また、前記の特徴を有するセラミックスヒータを半導体ウエハまたは液晶用基板処理装置に用いることによって、半導体ウエハや液晶用基板上にCVD、PVD、スパッタリング法等によって成膜処理やエッチング処理を安定して精度よく行うことができる。

【図面の簡単な説明】

【図1】入力および出力電極が共に1極の抵抗発熱体回路パターンの平面図である。

【図2】入力電極が1極、出力電極が2極の抵抗発熱体回路パターンの平面図である。

【図3】入力電極が1極、出力電極が2極であって、抵抗発熱体回路の最外周部で合流するリング状の部分に抵抗値の調整機能を付加した抵抗発熱体回路パターンの平面図である。

【図4】入力電極が1極、出力電極が3極の抵抗発熱体\*

\*回路パターンの平面図である。

【図5】入力電極が1極、出力電極が6極の抵抗発熱体回路パターンの平面図である。

【図6】半導体または液晶基板処理装置の断面構造の概要図である。

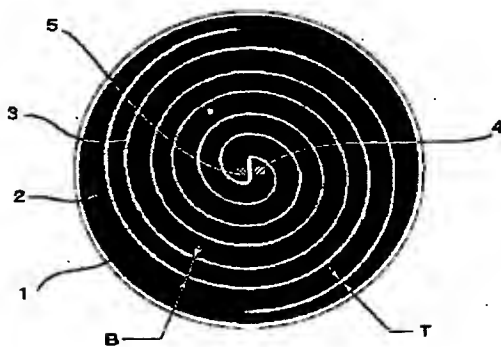
【図7】従来の静電チャック機能を有するセラミックスヒータの断面図である。

【図8】従来の抵抗発熱体回路パターンの平面図である。

10 【符号の説明】

- 1 絶縁体基板
- 2 抵抗発熱体回路
- 3 抵抗発熱体回路パターンの間隔
- 4 入力電極
- 5 出力電極
- 5 3 セラミックスヒータ

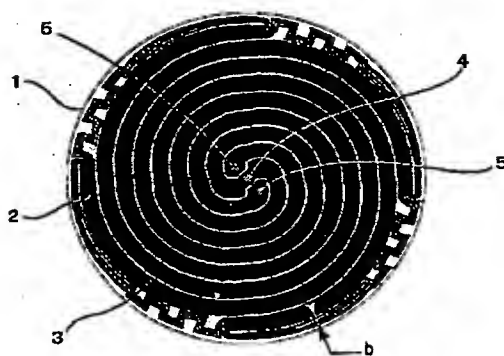
【図1】



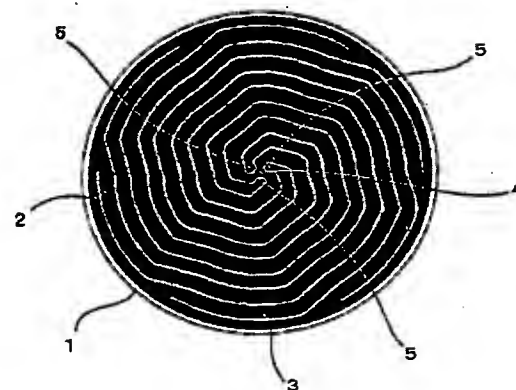
【図2】



【図3】

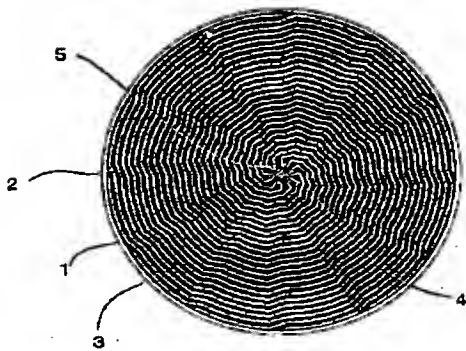


【図4】

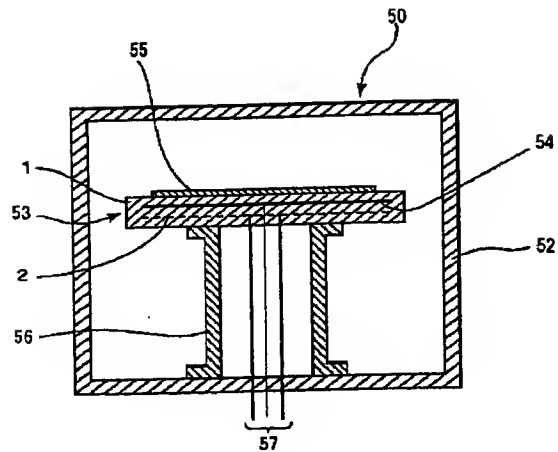




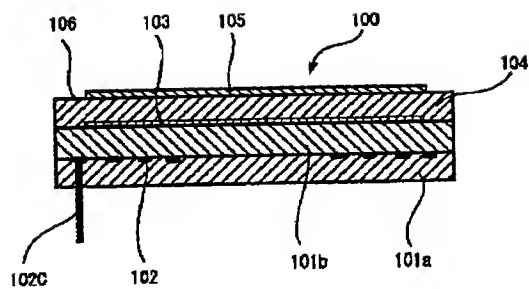
【図5】



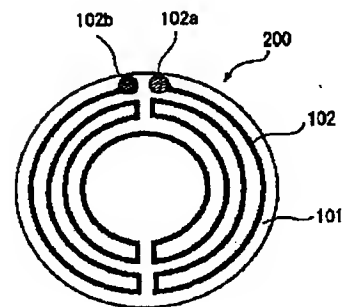
【図6】



【図7】



【図8】



フロントページの続き

(72)発明者 仲田 博彦  
兵庫県伊丹市昆陽北一丁目1番1号 住友  
電気工業株式会社伊丹製作所内  
(72)発明者 柊平 啓  
兵庫県伊丹市昆陽北一丁目1番1号 住友  
電気工業株式会社伊丹製作所内

Fターム(参考) 3K034 AA02 AA08 AA10 AA16 AA21  
AA22 AA34 AA37 BA06 BA14  
BB06 BB14 BC04 BC17 BC21  
BC29 CA32 HA01 HA10 JA01  
JA10  
3K092 PP20 QA05 QB02 QB18 QB20  
QB26 QB31 QB43 QB62 QB70  
QB74 QB75 QB76 QC38 RF03  
RF11 RF17 RF19 RF26 RF27  
UB02 W22